

SPECIFICATION

MODEL: B08026-LAP-USB 1.1-M

PART NO : _____

VERSION : V1.63

Approver		Check	Design
GM	PM		

Customer Confirm

目录

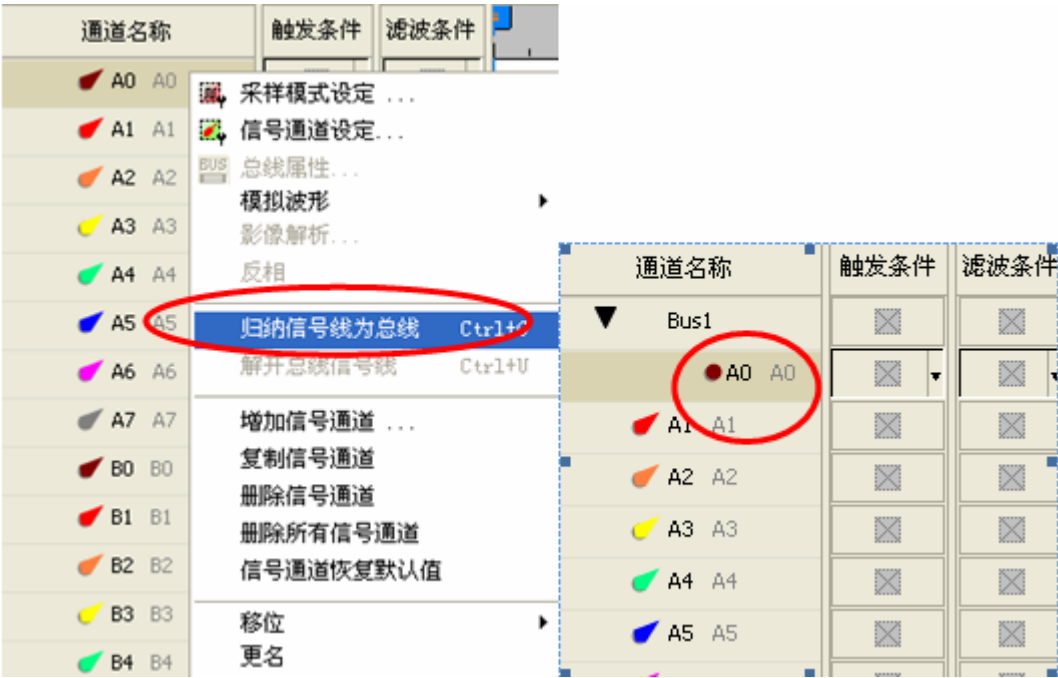
1	软件注册	3
2	人机界面	6
3	使用说明	9

1 软件注册

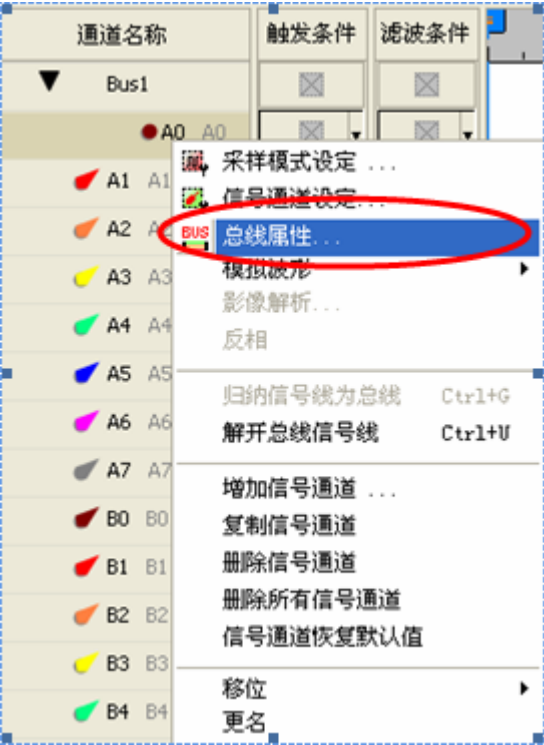
软件注册请依照下列步骤进行注册。

- ※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。
- ※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



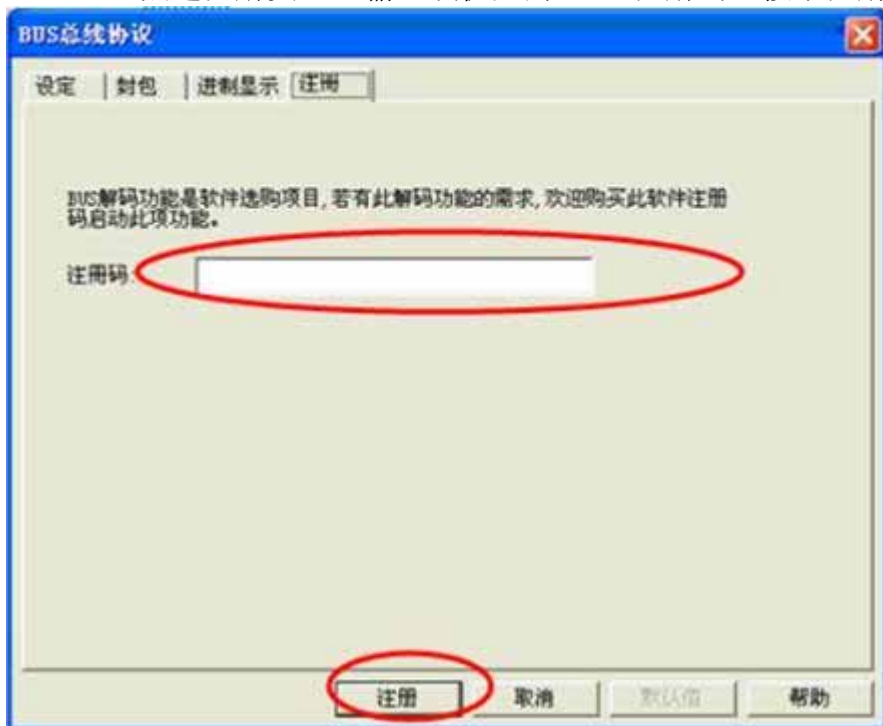
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



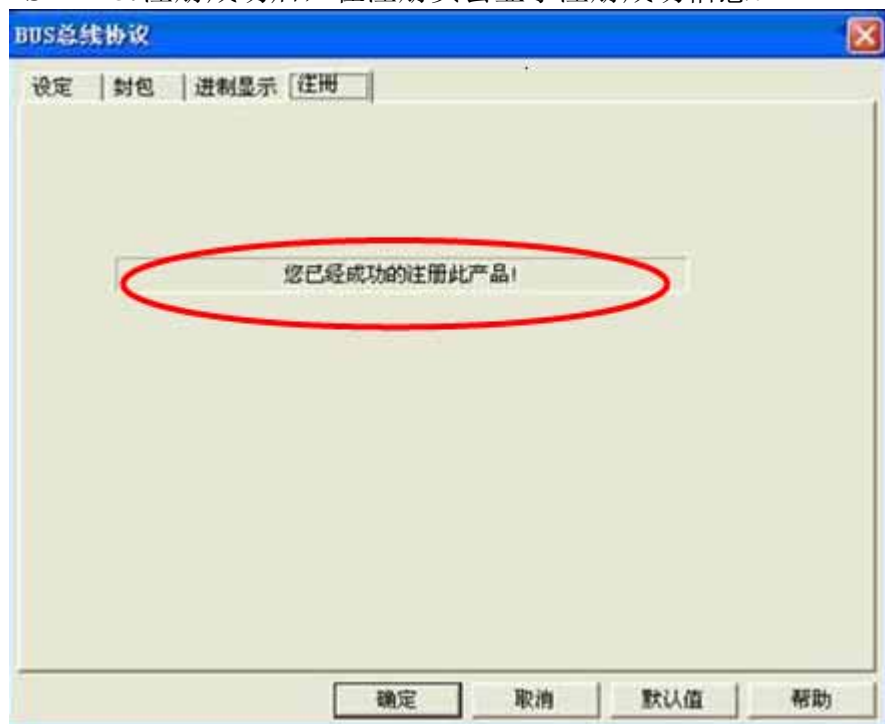
STEP 3. 在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



STEP 5.注册成功后，在注册页会显示注册成功信息。



2 人机界面

在设定部分，相关设定如下图界面。

设定页



通道设定:

USB1.1 需要 D+与 D-资料线解码。

总线协议设定:

可以分析低速与全速两种模式。

复选框“解码 USB 标准请求和描述符”用来区分解码的阶层。

总线协议颜色:

使用者可自行设定解码字段的颜色。

封包页



封包部分可依使用者选择相关颜色进行调整。

进制显示页

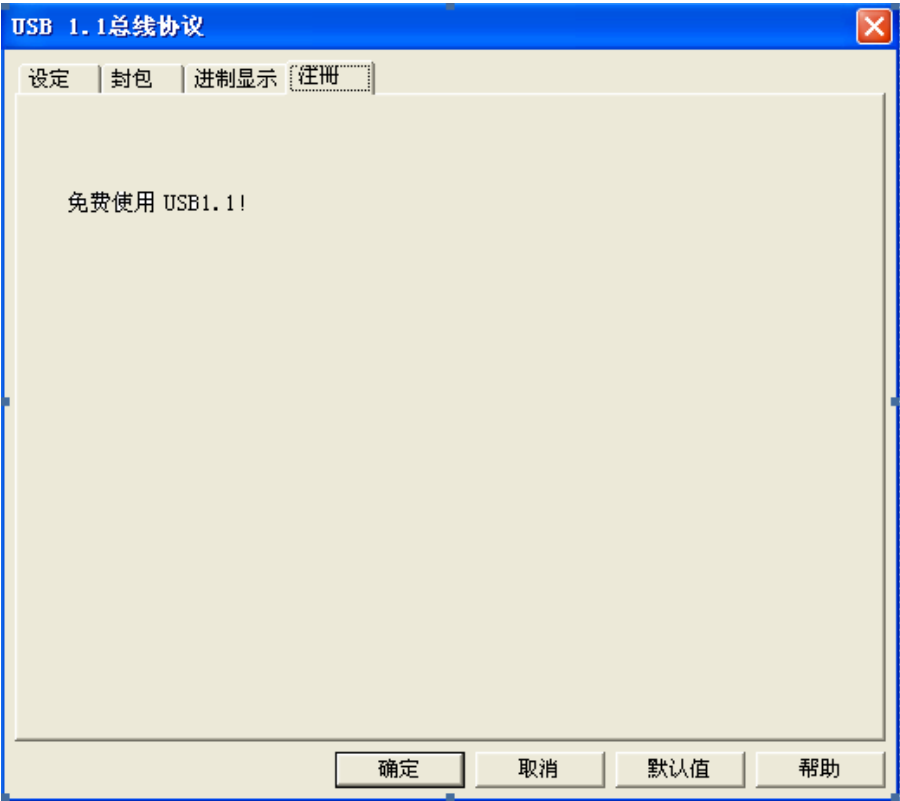


当启用自定义进制显示时，

Sync, Frame, Address, Endpoint, Data, CRC, Type, Recipient, wValue, bRequest, wIndex, wLength 用户可自定义其进制，波形区、封包列表

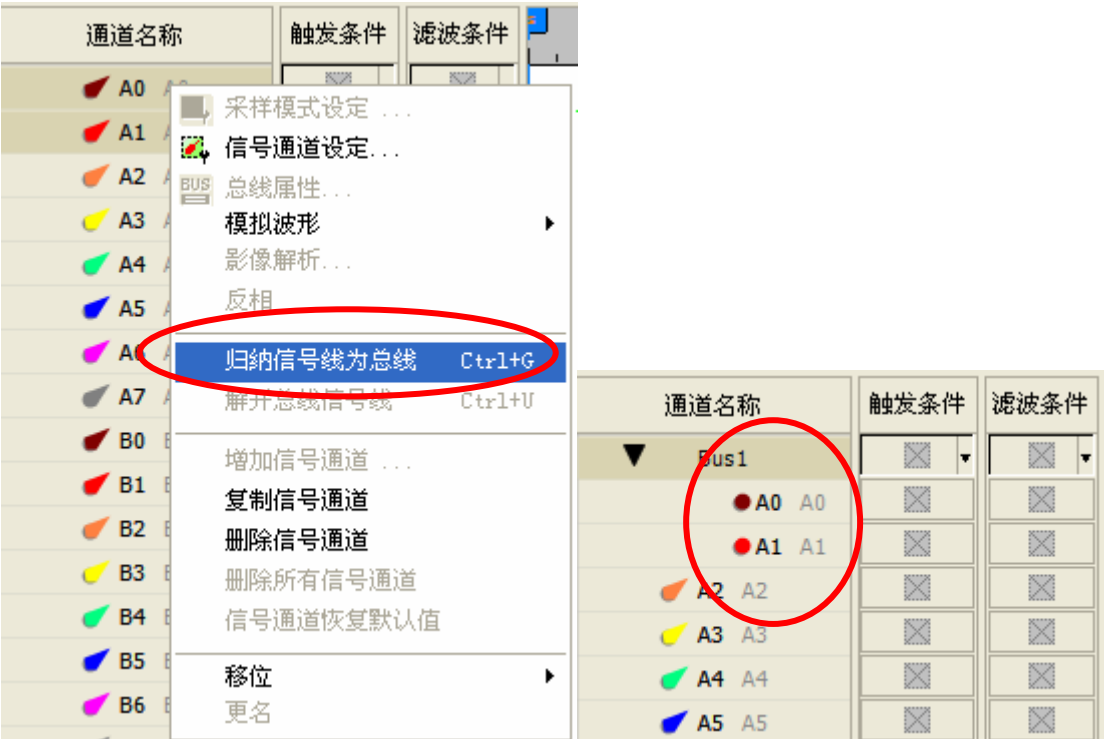
Sync, Frame, Address, Endpoint, Data, CRC, Type, Recipient, wValue, bRequest, wIndex, wLength 数据格式受模组控制。不启用时，为灰色状态，不可点选进制设定。

注册页

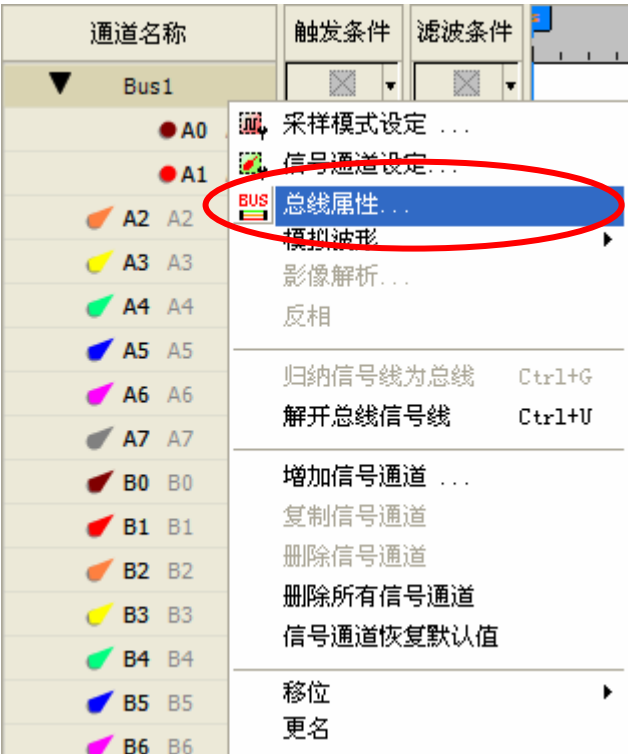


3 使用说明

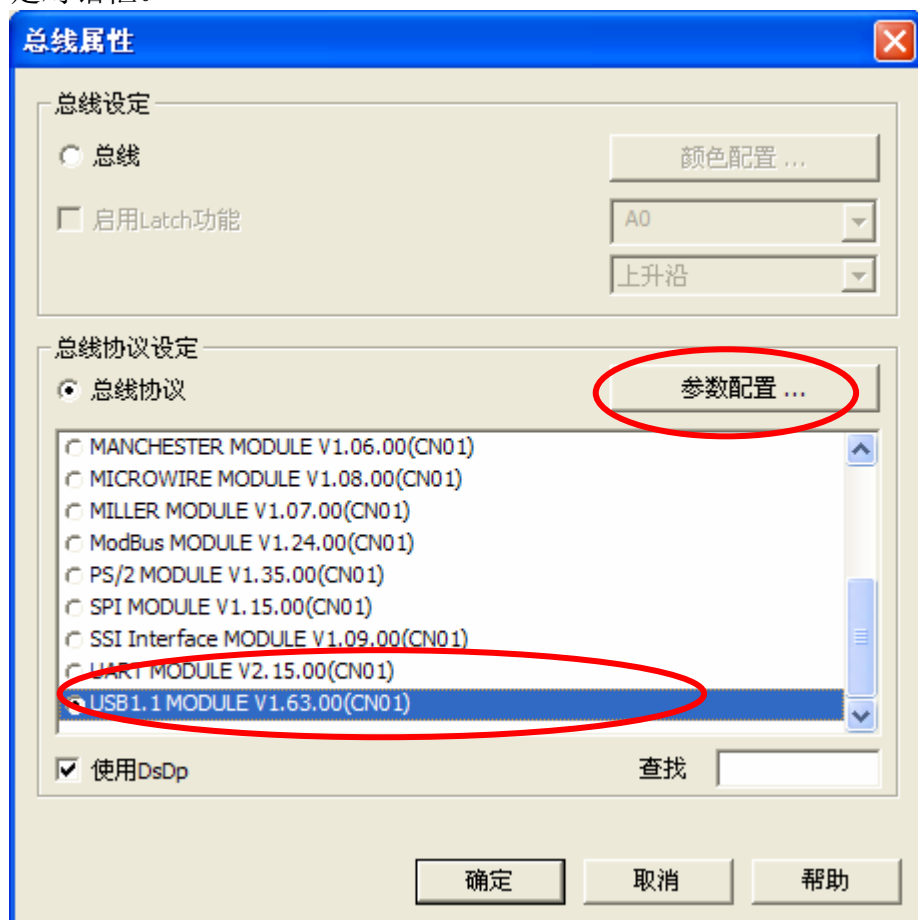
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0、A1 归纳为 Bus1，USB1.1 总线协议分析需要 2 线解码。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



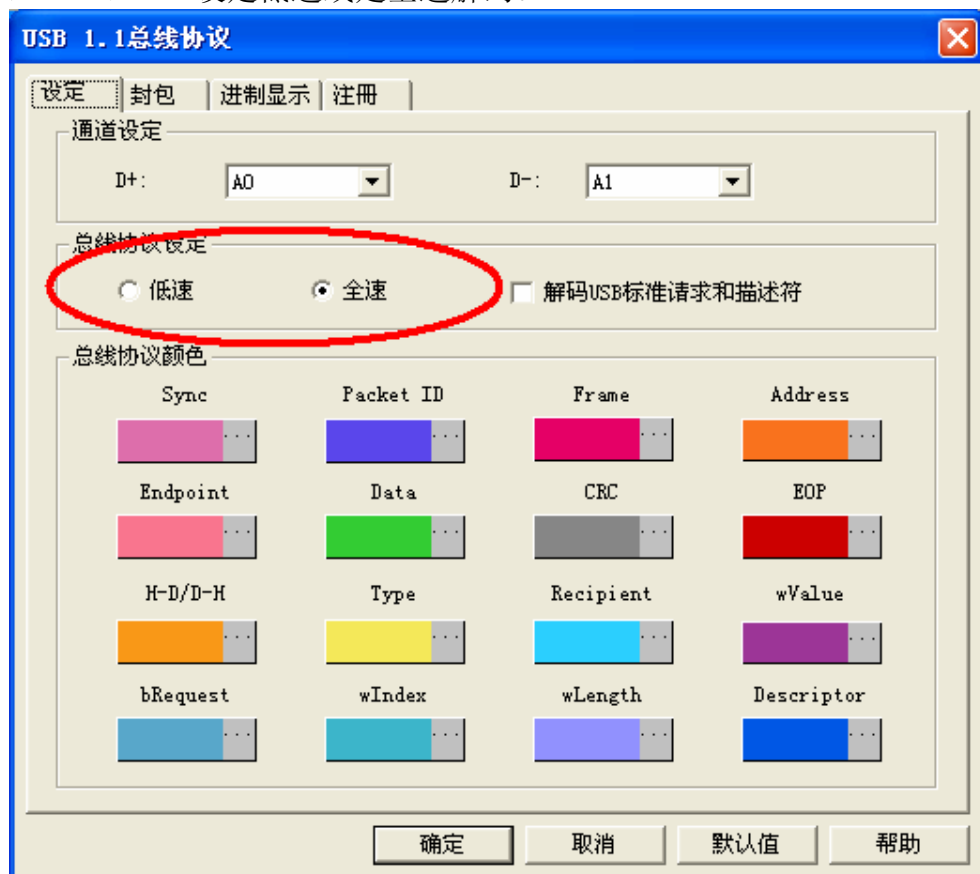
STEP 3. 在总线属性对话框，点选 USB1.1 V1.63.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



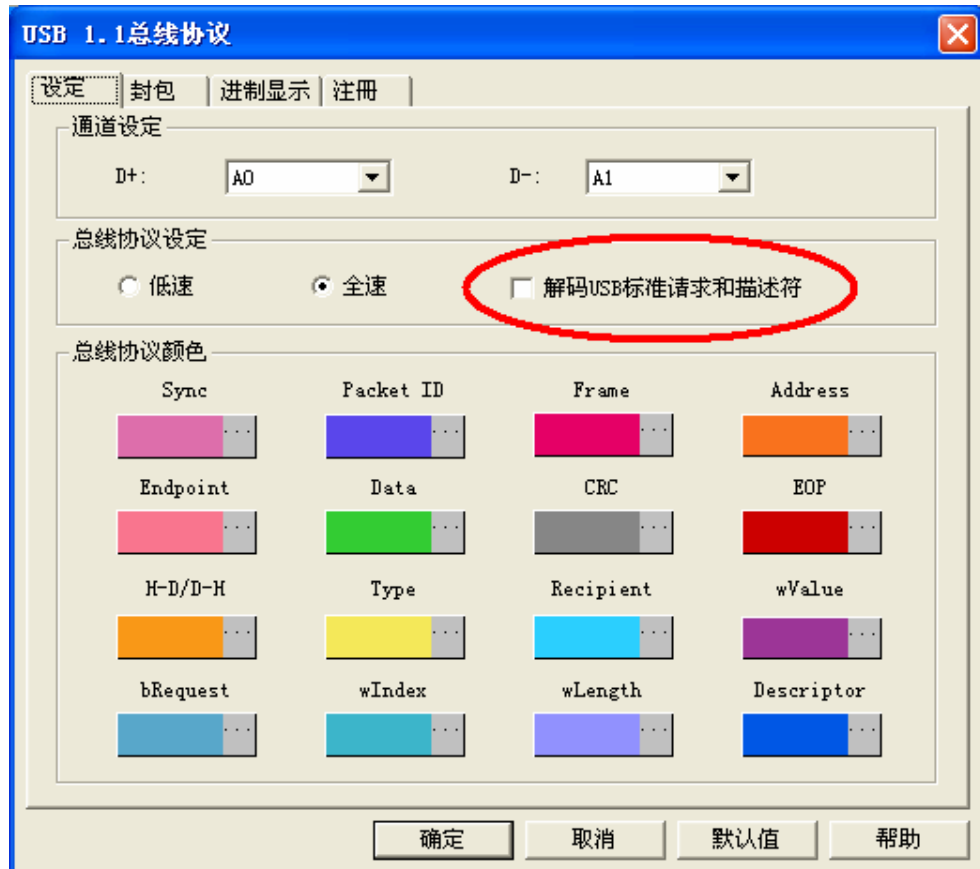
STEP 4. 设定 D+, D- 资料通道。



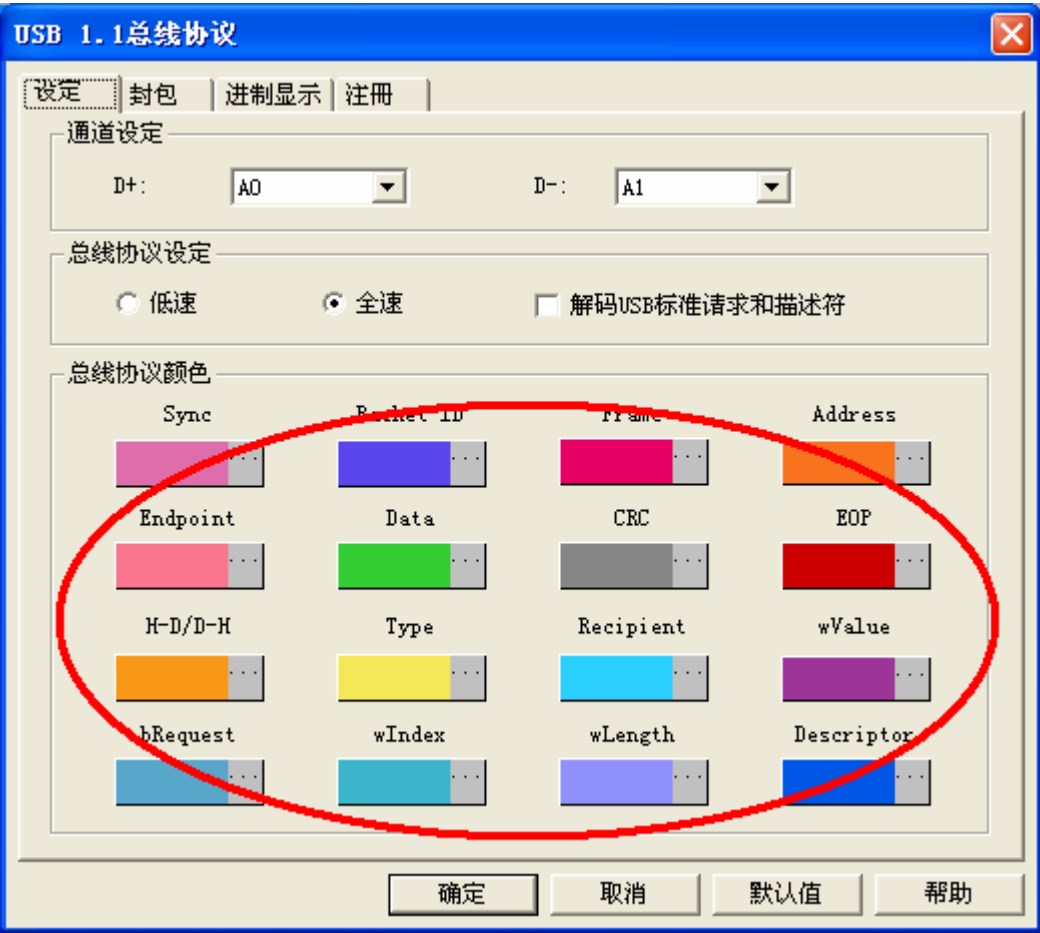
STEP 5. 设定低速或是全速解码。



STEP 6. 勾选解码 USB 标准请求和描述符。

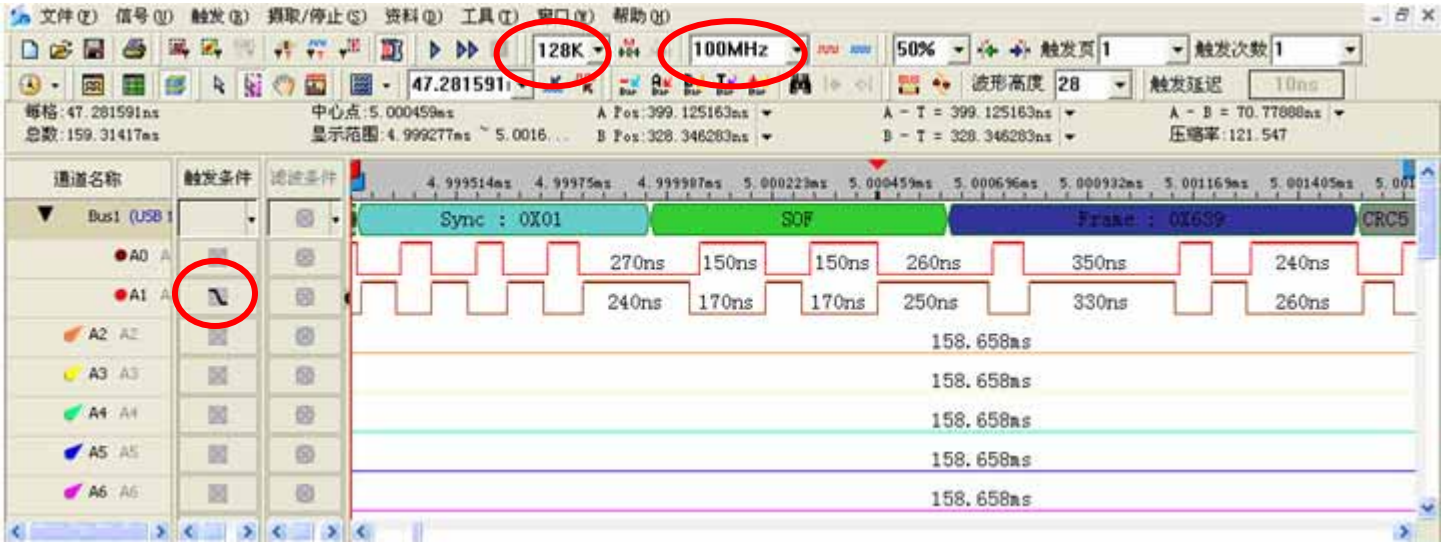


STEP 7. 总线协议解码颜色设定。



STEP 8. 总线协议译码完成图示，设定触发条件为下降沿，记忆深度为 128K、采样频率为 100MHz。
(采样频率最好是待测讯号的 4 倍以上)

总线协议解码



封包列表

